

<b>Habilitačné konanie :</b> <b>§ 76 ods.10 zákona č.131/2002 Z.z.</b> <b>§ 1 ods. 14 a § 3 vyhlášky MŠVVaŠ SR č. 246/2019 Z.z</b>	
Meno a priezvisko	Lukáš Nagy
Dátum doručenia žiadosti o habilitačné konanie	24.07. 2024
Dátum, od ktorého je habilitačné konanie prerušené a lehotu, v ktorej majú byť odstránené nedostatky žiadosti	-
Názov odboru habilitačného konania a inauguračného konania, v ktorom sa konanie uskutočňuje	Elektronika
Téma habilitačnej práce	Príspevok k ultra nízkonapäťovým a nízkopríkonovým systémom na čípe
<b>Údaje z profesijného životopisu</b>	
Akademické tituly, vedecko-pedagogické tituly, umelecko-pedagogické tituly, vedecké hodnosti	Ing., PhD.
Rok narodenia	1985
Údaje o vysokoškolskom vzdelaní, ďalšom akademickom raste a absolvovanom ďalšom vzdelávaní	<b>September 2009 - December 2012 Doktorandské štúdium – PhD</b>  Slovenská Technická Univerzita v Bratislave, Fakulta Elektrotechniky a Informatiky, Ilkovičova 3, 841 04 Bratislava  Názov práce: Detekcia ukončenia výpočtu v asynchrónnych obvodoch v nanometrových CMOS technológiách.
Ďalšie vzdelávanie	<b>September 2007 – Jún 2009 Inžinierske štúdium – Ing.</b>  Slovenská Technická Univerzita v Bratislave, Fakulta Elektrotechniky a Informatiky, Ilkovičova 3, 841 04 Bratislava  Názov práce: Návrh rail-to-rail operačného zosilňovača v CMOS technológii  <b>September 2004 – Jún 2007 Bakalárske štúdium – Bc.</b>  Slovenská Technická Univerzita v Bratislave, Fakulta Elektrotechniky a Informatiky, Ilkovičova 3, 841 04 Bratislava  Názov práce: Návrh operačného zosilňovača v CMOS technológii
Údaje o priebehu zamestnaní a priebehu pedagogickej činnosti (pracovisko/predmety)	<b>2022 – súčasnosť: funkčné miesto Docent</b>  Ústav elektroniky a fotoniky, Slovenská technická univerzita v Bratislave, Fakulta elektrotechniky a informatiky, Ilkovičova 3, 841 04, Bratislava

Podpisy v priložených dokumentoch sa anonymizujú z dôvodu ochrany osobnosti podľa § 11 a nasl. Občianskeho zákonníka.

<p>Priebeh pedagogickej činnosti:</p>	<p><b>2011 - 2022: Výskumný pracovník</b></p> <p>Ústav elektroniky a fotoniky, Slovenská technická univerzita v Bratislave, Fakulta elektrotechniky a informatiky, Ilkovičova 3, 841 04, Bratislava</p> <p><b>2018 - 2019: Physical Design Engineer</b></p> <p>Intensivate Inc. Berkely, California, United States</p> <p><b>2007 – 2010: Design and Layout Technician</b></p> <p>ON Semiconductor, Bratislava Development Center Twin City C</p> <p>Mlynské Nivy 14, 821 09 Bratislava</p> <p>Ústav elektroniky a fotoniky FEI STU – (94.95 SH, 30 semestrov)</p> <ul style="list-style-type: none"> <li>• Logické systémy (2011/12 – súčasnosť)</li> <li>• Spoľahlivé digitálne systémy (2022/23 – súčasnosť)</li> <li>• Rekonfigurovateľné elektronické systémy (2022/2023 - súčasnosť)</li> <li>• Návrh a diagnostika integrovaných obvodov (2016/17 – súčasnosť)</li> <li>• Programovateľné integrované obvody (2015/16)</li> <li>• Tímový projekt (2017/18 - 18/19)</li> <li>• Programovateľné číslicové obvody (2015/16)</li> <li>• Číslicové a Impulzové obvody (2012/13 - 2016/17)</li> <li>• Automatizovaný návrh integrovaných obvodov (2011/12 - 2013/14)</li> <li>• Návrh a spoľahlivosť integrovaných obvodov a systémov (2009/10 - 2013/14)</li> <li>• Vedenie diplomových a bakalárskych prác (2011 – súčasnosť)</li> </ul> <p><b>Vedené: 0 bakalárske práce, 2 diplomové práce</b></p> <p><b>Obhájené: 9 bakalárskych prác, 8 diplomových prác</b></p>
<p>Údaje o odbornom alebo umeleckom zameraní</p>	<p>Mikroelektronika – Návrh a testovanie analógových integrovaných obvodov</p>

<p>Údaje o publikačnej činnosti Údaje o publikačnej činnosti vrátane rozsahu (autorské hárky) a kategórie evidencie (napr. AAB, podľa vyhlášky MŠVVaŠ SR č. 456/2012 Z. z.)</p> <ol style="list-style-type: none"> <li>1. monografia</li> <li>2. učebnica</li> <li>3. skriptá</li> </ol>	<p>Skriptá: Logické systémy – Zbierka riešených príkladov (AH: 5.16)</p>
<p>Ohlasy na vedeckú / umeleckú prácu</p>	<p>Citácie alebo umelecké ohlasy SCOPUS: 99</p>
<p><b>Priebeh habilitácie</b></p>	
<p>Údaje o oponentoch HP a členoch habilitačnej komisie, meno a priezvisko, akademický titul a vedecko-pedagogický titul alebo umelecko-pedagogický titul, pracovisko</p>	<p><b>Zloženie habilitačnej komisie:</b> <i>Predseda habilitačnej komisie:</i> <b>prof. Ing. Ivan Hotový, DrSc.</b> - ÚEF FEI STU v Bratislave</p> <p><i>Členovia habilitačnej komisie:</i> <b>prof. Ing. Miroslav Husák, CSc.</b> – Fakulta elektrotechnická, České vysoké učení technické v Praze <b>prof. Ing. Ján Šaliga, Ph.D.</b> – Fakulta elektrotechniky a informatiky, Technická univerzita v Košiciach <i>Oponenti habilitačnej práce:</i> <b>prof. Ing. Jiří Jakovenko, Ph.D.</b> – Fakulta elektrotechnická, České vysoké učení technické v Praze <b>prof. Ing. Dušan Pudiš, Ph.D.</b> – Fakulta elektrotechniky a informačných technológií, Žilinská univerzita v Žiline <b>doc. Ing. Roman Šotner, Ph.D.</b> – Fakulta elektrotechniky a komunikačných technológií, Vysoké učení technické v Brně</p>
<p><b>Oponentské posudky</b></p>	
<p>Návrh habilitačnej komisie s odporúčaním udeliť/neudeliť titul docent v odbore habilitačného konania a inauguračného konania</p>	
<p>Zloženie vedeckej rady, ktorá prerokovala návrh na udelenie titulu „docent“, meno a priezvisko, akademický titul a vedecko-pedagogický titul</p>	

alebo umelecko-pedagogický titul, vedecké hodnosti. Ak člen vedeckej rady vysokej školy nie je členom akademickej obce tejto vysokej školy alebo ak člen vedeckej rady fakulty nie je členom tejto vysokej školy uvádza sa aj názov zamestnávateľa tohto člena.	
Rozhodnutie príslušnej vedeckej rady, vrátane jeho odôvodnenia, ak sa vypracúva, a lehotu na prípadné opätovné predloženie žiadosti podľa §2 ods.2	
Prezenčná listina zo zasadnutia vedeckej rady, ktorá o žiadosti rozhodovala	
Dátum, čas a miesto konania habilitačnej prednášky a  dátum, čas a miesto konania obhajoby habilitačnej práce §1 ods.14	
Dátum a dôvod skončenia habilitačného konania	
Kontaktná adresa habilitanta	Ústav elektroniky a fotoniky, Fakulta elektrotechniky a informatiky STU v Bratislave, Ilkovičova 3, 841 04 Bratislava