

# Sekcia: **ELEKTRONIKA A FOTONIKA,** **ELEKTROTECHNIKA, ELEKTROENERGETIKA**

## miestnosť BC-35, začiatok: 8:00

Komisia: predseda: doc. Ing. Jaroslav Kováč, PhD.

členovia: doc. Mgr. Miroslava Farkas Smitková, PhD., Ing. Branislav Lojko, PhD.,

Ing. Michal Šovčík, PhD., Ing. Peter Benko, PhD., Ing. Michal Štibraný

tajomník: Ing. Peter Benko, PhD.

Por. č.	Čas. harm.	Autor	Ročník	Názov práce	Vedúci	Ústav
1.	8 <sup>10</sup> -8 <sup>30</sup>	Patrik Hakala	3. BŠ ENE	Projektovanie VN sietí a zariadení v BIM a analýza siete prostredníctvom integrácie programu ETAP s Revitom	doc. Ing. Peter Janiga, PhD.	ÚEAE
2.	8 <sup>30</sup> -8 <sup>50</sup>	Bc. Patrik Suhaj	2. IŠ EN	Analýza výsledkov cyklického výkonového testu MOS tranzistora podporená 3D elektrotepelnými simuláciami	doc. Ing. Aleš Chvála, PhD.	ÚEF
3.	8 <sup>50</sup> -9 <sup>10</sup>	Bc. Richard Bagín	2. IŠ EN	Návrh nízkoprikonového rekonfigurovateľného FIR filtra v HDL jazyku	Ing. Lukáš Nagy, PhD.	ÚEF
4.	9 <sup>10</sup> -9 <sup>30</sup>	Bc. Martin Brázda	2. IŠ EN	Návrh $\mu$ Laboratória satelitu pre meranie viskozity mazív	–	
5.	9 <sup>30</sup> -9 <sup>50</sup>	Bc. Boris Bajla	2. IŠ EN	Simulácie pre optimalizáciu batériového systému v elektrickom autobuse MHD	doc. Ing. Miroslav Mikolášek, PhD.	ÚEF
6.	9 <sup>50</sup> -10 <sup>10</sup>	Bc. Marcel Husár	2. IŠ EN	Zlepšenie elektrochemických vlastností elektród na báze MoS <sub>2</sub> prostredníctvom chemickej aktivácie	Ing. Peter Ondrejka, PhD.	ÚEF
7.	10 <sup>10</sup> -10 <sup>30</sup>	Bc. Natalia Kamila Calvo	2. IŠ JFI	Memristor Technology for Neural Network Hardware Synapses	Ing. Boris Hudec, PhD.	EIÚ SAV
8.	10 <sup>30</sup> -10 <sup>50</sup>	Bc. Viktor Štovčík	2. IŠ AET	Napájací zdroj s ultra nízkym šumom a ultra nízkym únikovým prúdom	doc. Ing. Daniel Valúch, PhD.	ÚE